



Alicante Tech Meetup



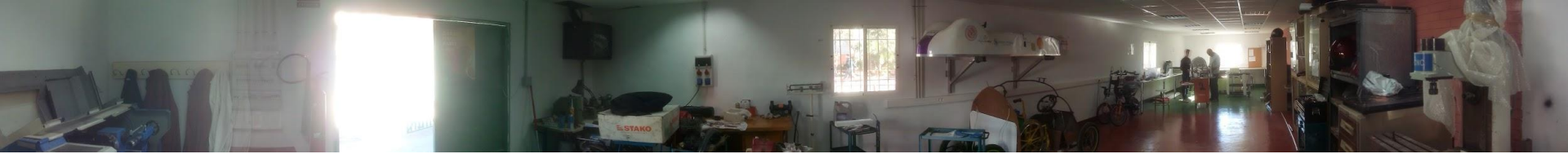
kicad

DISEÑO DE PCB



FAB LAB
Canastell

FABLAB CANASTELL



Fablab es un acrónimo de Laboratorio de Fabricación (*Fabrication Laboratory*), un espacio dedicado a la generación de proyectos, colaboraciones, etc., que favorecen un libre flujo de información y conocimiento.

Fablab es nuestro laboratorio de **I+D+I** al servicio de todo aquel que quiera colaborar, siendo el canal de comunicación de esta comunidad educativa con el exterior.



KiCAD EDA

www.kicad-pcb.org



[BLOG](#)

[DISCOVER](#)

[COMMUNITY](#)

[HELP](#)

[CONTRIBUTE](#)

[DOWNLOAD](#)

[ABOUT](#)

[DONATE VIA CERN](#)

KiCad EDA

A Cross Platform and Open Source Electronics Design Automation Suite

 [DOCS](#)

 [DOWNLOAD](#)  

KiCAD EDA

About KiCAD

KiCad is an [open source](#) software suite for [Electronic Design Automation](#) (EDA).

The programs handle [Schematic Capture](#), and [PCB](#) Layout with [Gerber](#) output.

The suite runs on Windows, Linux and OS X and is licensed under [GNU GPL v3](#).

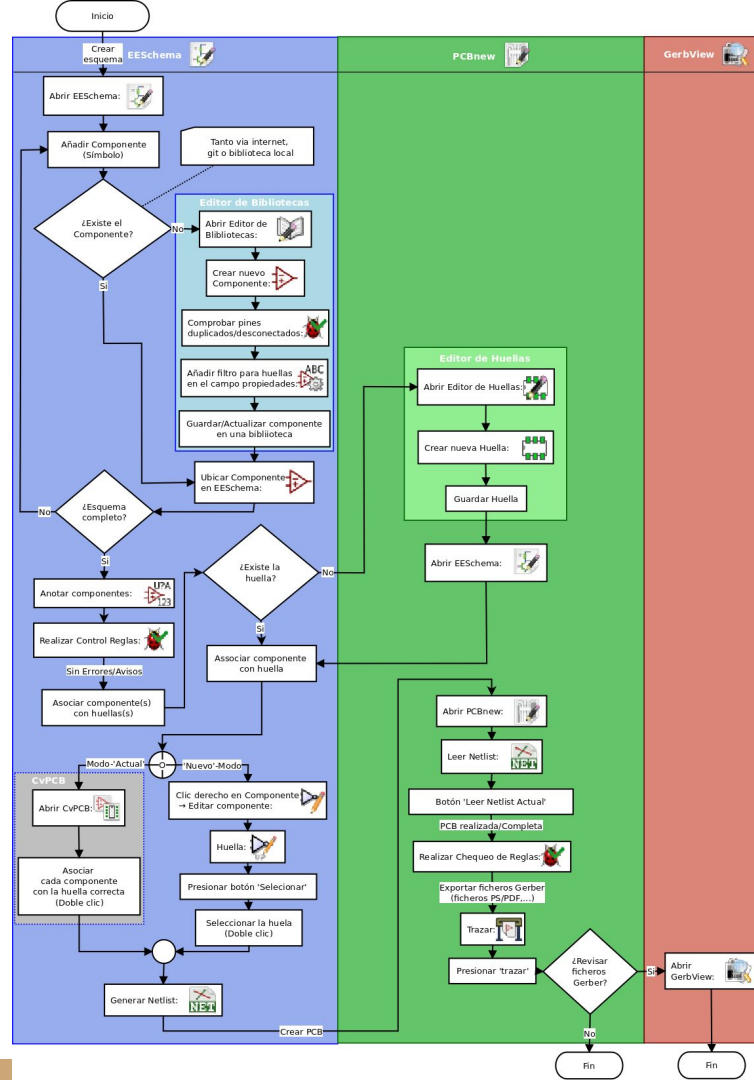
The first release date was in 1992 by its original author, Jean-Pierre Charras, but is now currently under development by the [KiCad Developers Team](#).

Documentación

En <http://kicad-pcb.org/help/documentation/> se encuentra toda la documentación de este software, en varios idiomas y formatos (html, pdf, ePub) desde los primeros pasos, a las diversas partes y utilidades específicas del programa.

KiCAD EDA

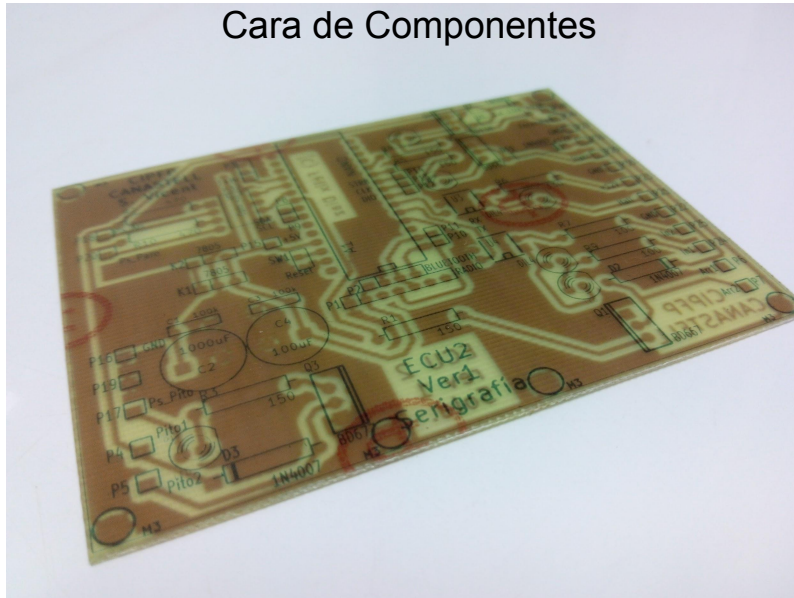
Workflow



KiCAD EDA

Diseños:

Cara de Componentes



Cara de Pistas



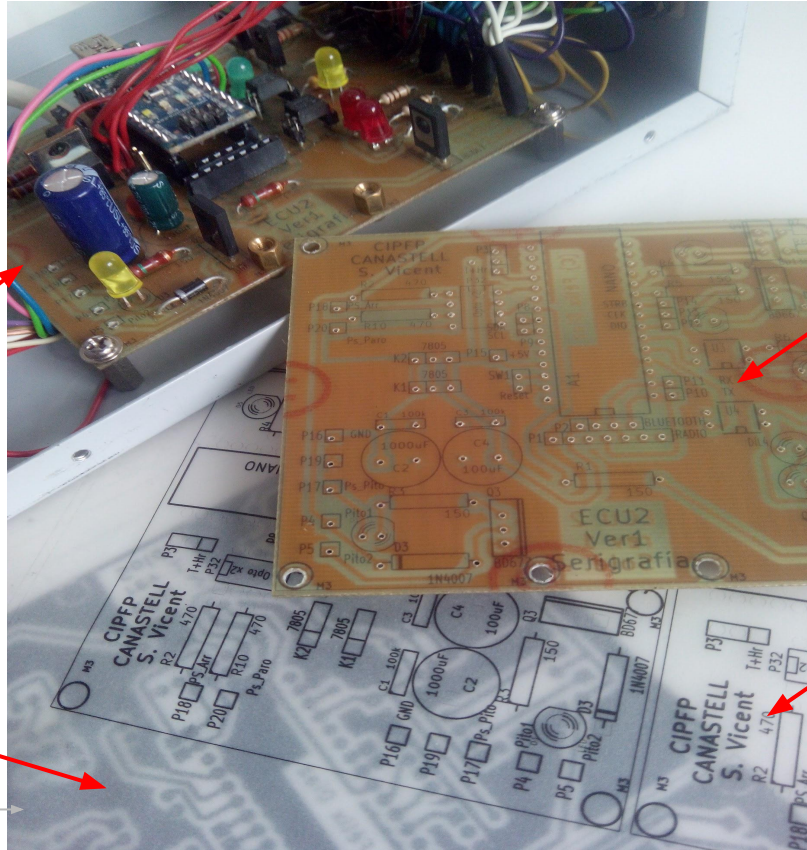
KiCAD EDA

Diseño Montado

PCB 2 Caras

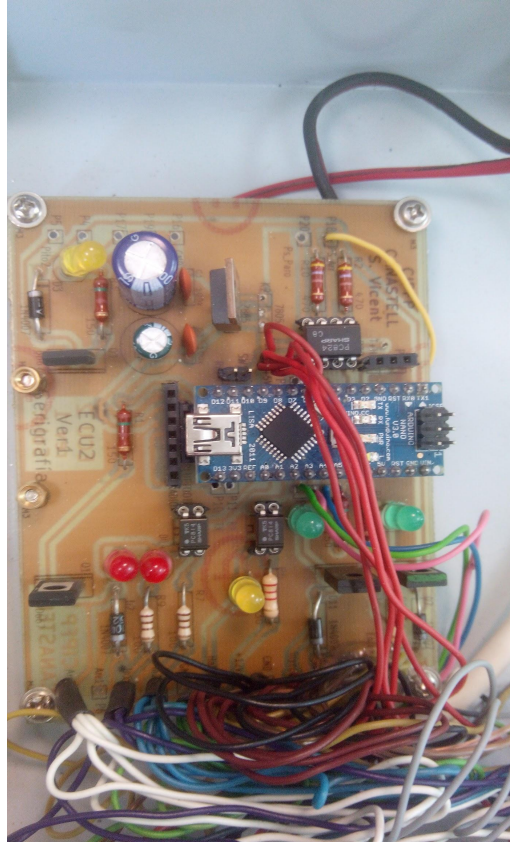
Fotolito Cara de Pistas

Fotolito Cara de Componentes



KiCAD EDA

Resultado Final:



KiCAD EVA

Pasos a realizar:

- Instalar el programa.
- Instalar librerías (Recopilar información necesaria sobre los componentes que se van a utilizar, este paso se puede realizar mientras diseñamos).
- Comenzar diseño.
- Comprobaciones diseño y pcb.
- Comprobaciones con el fotolito.
- Crear la pcb (insolar, atacar, etc.).
- Montaje de componentes.
- Testeo final de la placa terminada